

AVVISO DI FABBISOGNO INTERNO

Si informa che presso il Dipartimento di Ingegneria dell'Informazione: elettronica, informatica e telecomunicazioni, e' necessario provvedere alla copertura di fabbisogno di personale nell'ambito della seguente attività di ricerca per "Progettazione di un'architettura VLSI flessibile di decodificatore di canale multi-standard (Turbo ed LDPC)"

Il titolo di studio richiesto è la laurea di II livello o vecchio ordinamento quinquennale in Ingegneria Elettronica.

Sara' valutata positivamente la conoscenza specifica dei programmi e linguaggi per la progettazione e la verifica di circuiti microelettronici; buona conoscenza della lingua inglese, conoscenze pregresse connesse all'argomento di cui sopra.

Il responsabile della struttura intende verificare se vi siano professionalità interne, tra il personale tecnico-amministrativo, disposte a collaborare alle attività sopra descritte in possesso della qualificazione richiesta, mediante trasferimento da altra struttura o impiego combinato del dipendente su piu' strutture o piu' uffici.

Si invitano pertanto coloro che fossero interessati, in servizio presso altre strutture dell'Ateneo, entro 3 giorni lavorativi dal ricevimento della presente, a comunicare la propria disponibilità per e-mail al seguente indirizzo: segreteria@iet.unipi.it, specificando nell'oggetto "Fabbisogno interno Dipartimento di Ingegneria dell'Informazione: elettronica, informatica e telecomunicazioni (indicando il titolo esatto dell'attività richiesta).

Gli interessati saranno contattati e invitati a presentarsi per un colloquio conoscitivo con il responsabile della struttura. Per ricevere ulteriori informazioni potete contattare la Dott.ssa Roberta Razzi o la Sig.ra Donatella Giorgi (050-2217520-2217523)

Il Direttore
Prof. Ing. Bruno Neri